

Numéro d'étudiant :

Aucun document autorisé; calculatrices, téléphones et ordinateurs interdits. Le barème pourra être modifié.

		premier octet								second octet
assembleur	action	7	6	5	4	3	2	1	0	7...0
HALT	Met fin à l'exécution du programme	0	0	0	0	0	0	0	0	—
ADD RD,RS	RD <- RD + RS	0	1	0	0	RD		RS		—
LD RD,adr	RD <- Mem[adr]	1	0	1	0	RD		0	0	adr
ST RS,adr	Mem[adr] <- RS	1	0	1	1	RS		0	0	adr

- RD désigne un registre de destination et RS un registre source (R0...R4);
- **adr** désigne une adresse codée sur 1 octet, et Mem[adr] est la case mémoire d'adresse **adr**.

```
LD R0,a      // R0 <- a
LD R1,b      // R1 <- b
ADD R0,R1    // R0 <- R0 + R1 = a + b
ST R0,a      // a <- R0
HALT         // fin du programme
72           // constante décimale stockée en complément à 2 sur 8 bits
-56          // constante décimale stockée en complément à 2 sur 8 bits
```

.....

.....

.....

.....

.....

[illegible]

EXERCICE 2. Posez à chaque fois vos calculs.

Question 4 (1 pt). Convertir $(0,7)_{10}$ vers son écriture en binaire (indiquez bien la période).

.....
.....
.....
.....
.....
.....
.....

Question 5 (1 pt). Que vaut $(103)_7$ en décimal ?

.....
.....
.....
.....
.....
.....
.....